

강의교과목	학부 EEE2040 - 01		
최초등록일	2017-06-29 15:39:52	최종수정일	2017-09-07 13:26:40
교과목명	디지털논리회로	학 점	3
강 의 실	공B031	강의시간	화1,목2,3

교 수 명	김재희	소 속	공과대학 전기전자공학과
연 구 실	2공학관 619	연락처	02-2123-2869
Email 및 면담시간	jhkim@yonsei.ac.kr 화, 목 13:00-15:00		

수강대상	Electrical & Electronic Engineering, Second Year Course
수업목표 및 개요	To study and understand the basics of Digital Logic which includes the following topics: Boolean Algebra, NAND and NOR Gates, FLIP-FLOPs, Counters, Switching Theory, Combination Circuit Design, Sequential Circuit Design
선수과목 (선수학습)	Nil
강좌운영방식	Lecture, Quiz and Examination
성적평가방법	Test 2 x 100: 200 Midterm Exam: 300 Final Exam: 300 Homework, etc: 200
교재 및 참고문헌	Fundamentals of logic design/Roth, Charles H./Cengage Learning/2014 / 7th ed
교수정보	cherup.yonsei.ac.kr
조교정보	TBD

(영문) 수업계획서 Syllabus in English	Course Topics: • Number Systems and Conversion • Boolean Algebra • Applications of Boolean Algebra • Karnaugh Maps • Quine-McCluskey Method • Multi-Level Gate Circuits/NAND and NOR Gates • Combinational Circuit design and Simulation Using Gate • Multiplexers, Decoders, and Programmable Logic Devices • Latches and Flip-Flops • Registers and Counters • Analysis of Clocked Sequential Circuit • Derivation of State Graphs and Tables • Reduction of State Tables State Assignment • Sequential Circuit Design
---	--

주	기간	수업내용	교재범위 및 과제 등	비고
1	2017-09-01	Introduction / Number system	Chapter 1	(9.1.) 개강(9.5. -

주	기간	수업내용	교재범위 및 과제 등	비고
	- 2017-09-07	and conversion		9.7.) 수강신청 확인 및 변경
2	2017-09-08 - 2017-09-14	Boolean Algebra	Chapter 2, Chapter 3	
3	2017-09-15 - 2017-09-21	Application of Boolean Algebra	Chapter 4,	
4	2017-09-22 - 2017-09-28	Karnaugh Map	Chapter 5 Test1:	(9.22.) 담당교수 확인 시 연고전 참석으로 출석 대체 가능
5	2017-09-29 - 2017-10-05	Quine-McCluskey Method	Chapter 6	(10.3.) 개천절 (10.3. - 10.6.) 추석 연휴
6	2017-10-06 - 2017-10-12	Multi-level Gate Circuit NAND and NOR circuits	Chapter 7	(10.3. - 10.6.) 추석 연휴(10.9.) 한글날 (10.10.) 학기 1/3선(10.11. - 10.13.) 수강철회
7	2017-10-13 - 2017-10-19	Combinational Circuit Design and Simulation using Gates	Chapter 8	(10.11. - 10.13.) 수강철회(10.18. - 10.24.) 중간시험
8	2017-10-20 - 2017-10-26	Mid-term Exam		(10.18. - 10.24.) 중간시험
9	2017-10-27 - 2017-11-02	Multiplexers, Decoders and PLD/Latches and Flip-flops	Chapter 9, Chapter 11	
10	2017-11-03 - 2017-11-09	Registers and Counters	Chapter 12	
11	2017-11-10 - 2017-11-16	Analysis of Clocked Sequential Circuits	Chapter 13	(11.15.) 학기 2/3 선
12	2017-11-17 - 2017-11-23	Derivation and Reductation of Stat Graphs/State Assignment and Tables	Chapter 14 Test 2:	
13	2017-11-24 - 2017-11-30	Sequential Circuit Design	Chapter 15	
14	2017-12-01 - 2017-12-07	Sequential Circuit Design	Chapter 16	
15	2017-12-08 - 2017-12-14	Revision		(12.8. - 12.21.) 자율학습 및 기말시험
16	2017-12-15 - 2017-12-21	Final Exam		(12.8. - 12.21.) 자율학습 및 기말시험

* 정규학기 운영방식 변경에 따른 주요 안내사항

중간시험기간 및 기말시험기간을 고려하여 시험이 이루어지지 않는 주에는 수업 또는 자율학습을 진행하여야 함

* 2014학년도 1학기부터는 15~16주차가 자율학습 및 기말고사 기간으로 변경됩니다.

* 연세대학교 학칙 제57조의 2에 의거하여, 장애학생은 학기 시작 전후에 교과목 담당교수와의 면담을 통해 출석, 강의, 과제 및 시험에 관한 교수학습지원 사항을 요청할 수 있으며, 요청한 사항에 대해 담당교수 또는 장애학생지원실을 통해 지원받을 수 있습니다. 강의, 과제 및 시험 응시 시, 가능한 장애유형별 지원의 예는 아래와 같습니다.

(단, 실제 지원 내용은 강의 특성에 따라 달라질 수 있습니다.)

[강의]

- 시각장애: 교재제작(디지털, 점자, 확대교재 등), 대필도우미 허용
- 지체장애: 교재제작(디지털교재), 대필 및 수업보조 도우미 허용, 지정좌석 배정
- 청각장애: 대필/문자통역 도우미 허용, 강의 녹취 허용
- 지적장애/자폐성장애: 대필도우미 및 수업 멘토 허용

[과제 및 시험]

- 시각장애/지체장애/청각장애: 과제 제출기한 연장, 과제 및 제출방식 조정, 시험시간 연장, 시험문항 및 응답 방식 조정, 별도 장소 제공, 대필도우미 연계 등
- 지적장애/자폐성장애: 개별화 과제 제출 및 대체 평가 실시 검토